

电话机低压音频放大电路

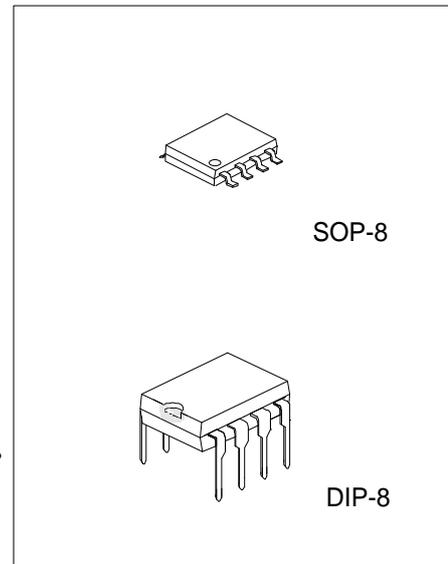
概述：

MC34119为低功率音频放大集成电路。该电路适用于电话（例如扬声器话机）上的低功率音频放大器。它可以在低电源电压的条件（最低为2V）下以最大的差动输出方式驱动扬声器，不需要耦合电容。开环增益可达80dB，闭环增益可通过二个外设的电阻设定。内有一个芯片输入端使输入信号掉电或对输入信号静噪。电路可连接成高输入阻抗音频放大，低音压缩音频放大，带通音频放大，以及双电源工作音频放大等应用方式。

采用DIP8、SOP8封装形式。

主要特点：

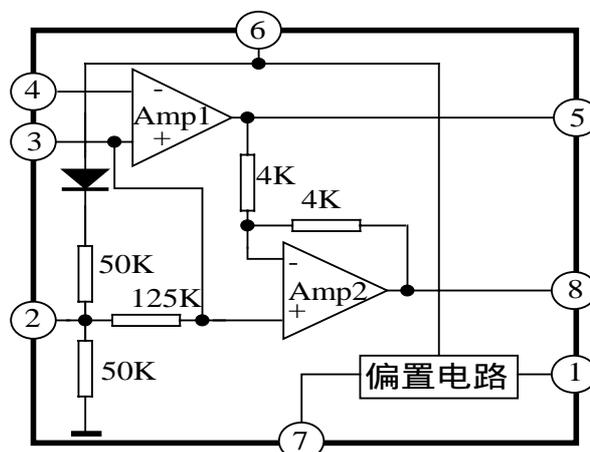
- 电源电压范围宽（ $V_{CC}=2V\sim 16V$ ），允许由电话线提供电源。
- 静噪电源电流低（典型2.7mA），可用电池供电。
- 芯片禁止输入端，可使芯片掉电。
- 掉电时静噪电流低（典型65 μA ）。
- 可驱动的话筒负载范围宽（ $\geq 8\Omega$ ）。
- 使用32 Ω 负载时，输出功率超过250mW。
- 总谐波失真度低（典型0.5%）。
- 音频增益在0~46dB可调。
- 外接元件少。



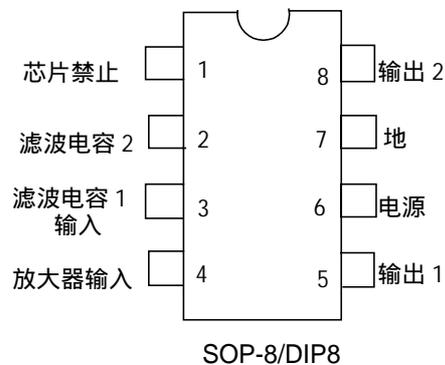
产品订购信息

产品名称	封装	打印名称	包装	包装数量
MC34119N	DIP-8	MC34119	管装	2000只/盒
MC34119M/TR	SOP-8	MC34119	编带	2500只/盘

功能框图



管脚排列图



引出端功能符号

引出端序号	功 能	符 号	功 能 描 述
1	芯片禁止	CD	芯片禁止-数字输入。逻辑“0”(<0.8V)设定标准工作模式；逻辑“1”(>=2.0V)为掉电工作模式。
2	滤波电容 2	FC 2	外接一个电容增加电源抑制以及改变开通时间。如果在 FC1 端的电容合适，该端被开启。
3	滤波电容 1/输入	FC 1/Vin+	放大器的模拟地。一只 1.0μF 的电容接在该端(同时 Pin 2 接有 5μF 电容)提供典型 52dB 的电源抑制。由该端电容决定开通时间。可作交流输入端。
4	放大器输入	Vin-	输入电容、输入电阻设定低频下滑及输入阻抗。由反馈电阻连接该脚与 Vo1 (Pin 5)
5	输出 1	Vo1	直流电平约为 (Vcc-0.7V) / 2
6	电源	Vcc	直流电源(2.0V~16V)
7	地	GND	整个电路的地
8	输出 2	Vo2	该信号振幅等于 Vo1 的值,相位相差 180°

极限值 (绝对最大额定值，若无其它规定，Tamb=25)

参 数 名 称	符 号	数 值		单 位
		最 小	最 大	
电源电压	Vcc	-1.0	18	V
在 Vo1, Vo2 的最大输出电流	Io	-250	250	mA
Pin1, 2, 3, 4 脚最大电压禁止进加到 Pin5, 8 脚电压	Vmax	-1.0	Vcc+1.0	V
禁止时的 Vo1,Vo2 使用输出电压	Vo disa	-1.0	Vcc+1.0	V
工作环境温度	Tamb	-20	70	
结温	Tj	-55	140	

推荐工作条件

参数名称	符号	最小	最大	符号
电源电压	V _{CC}	2.0	16	V
CD 端电压	V _{CD}	0	V _{CC}	V
负载阻抗	R _L	8.0	100	Ω
峰值负载电流	I _L	-200	200	mA
差分增益(5.0kHz 带宽)	G _{VD}	0	46	dB
环境温度	T _a	-20	70	

电特性 (若无其它规定, T_{amb}=25)

特性	测试条件	符号	规范值			单位	
			最小	典型	最大		
交流参数							
交流输入阻抗	1 脚	R _i		>30		MΩ	
开环增益	#1 放大器, f < 100Hz	G _{vop1}	80			dB	
闭环增益	#2 放大器, V _{CC} =6V, f=1kHz, R _L =32Ω	G _{vo2}	-0.35	0	0.35	dB	
增益带宽		GBW		1.5		MHz	
输出功率	V _{CC} =3V, R _L =16Ω, THD≤10%	P _{out}	55			mW	
	V _{CC} =6V, R _L =32Ω, THD≤10%		250				
	V _{CC} =12V, R _L =100Ω, THD≤10%		400				
总谐波失真度	V _{CC} =6V, R _L =32Ω, P _{out} =125mW, f=1kHz	THD		0.5	1.0	%	
	V _{CC} ≥3V, R _L =8Ω, P _{out} =20mW, f=1kHz			0.5			
	V _{CC} ≥12V, R _L =32Ω, P _{out} =200mW, f=1kHz			0.6			
电源抑制	V _{CC} =6V ΔV _{CC} =3V	PSRR	C1=∞, C2=0.01μF	50		dB	
			C1=0.1μF, C2=0, f=1kHz		12		
			C1=0.1μF, C1=5μF, f=1kHz		52		
静噪	V _{CC} =6.0V, CD=2V, 1kHz ≤ f ≤ 20kHz	GMT		>70		dB	
直流参数							
输出直流电平	(V _{o1} , V _{o2}) R _L =16Ω, R _f =75kΩ	V _{CC} =3V	V _o (3)	1.0	1.15	1.25	V
		V _{CC} =6V	V _o (6)		2.65		
		V _{CC} =12V	V _o (12)		5.65		
输出高电平	I _{out} =-75mA, 2V ≤ V _{CC} ≤ 16V	V _{OH}		V _{CC} -1.0		V	
输出低电平	I _{out} =75mA, 2V ≤ V _{CC} ≤ 16V	V _{OL}		0.16		V	
直流输出失调电压	(V _{o1} -V _{o2}), V _{CC} =6V, R _L =32Ω, R _f =75kΩ	ΔV _o	-30	0	30	mV	
输入偏置电流 (V _{in})	V _{CC} =6V	I _{IB}		-100	-200	nA	
等效电阻(FC1 端)	V _{CC} =6V	R _{FC1}	100	150	220	kΩ	
等效电阻(FC2 端)	V _{CC} =6V	R _{FC2}	18	25	40		

续表

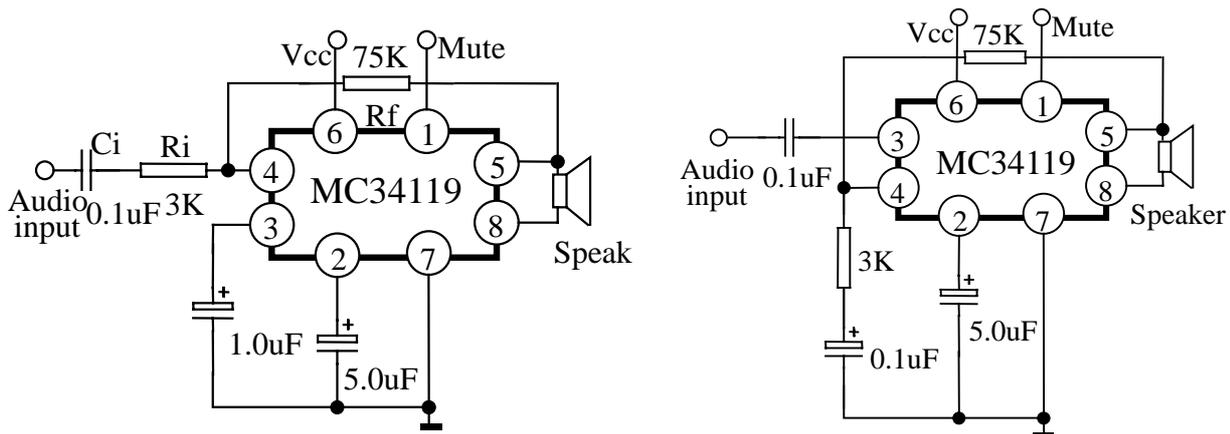
特性	测试条件	符号	规范值			单位	
			最小	典型	最大		
芯片禁止(1脚)							
输入电压—低		V_{IL}			0.8	V	
输入电压—高		V_{IH}	2.0			V	
输入电阻	$V_{CC}=V_{CD}=16V$	RCD	50	90	175	k Ω	
电源							
电源电流	$R_L=\infty$	$V_{CC}=3V, 1脚=0.8V$	I_{CC3}		2.7	4.0	mA
		$V_{CC}=16V, 1脚=0.8V$	I_{CC16}		3.3	5.0	
		$V_{CC}=3V, 1脚=2V$	I_{CCD}		65	100	μA

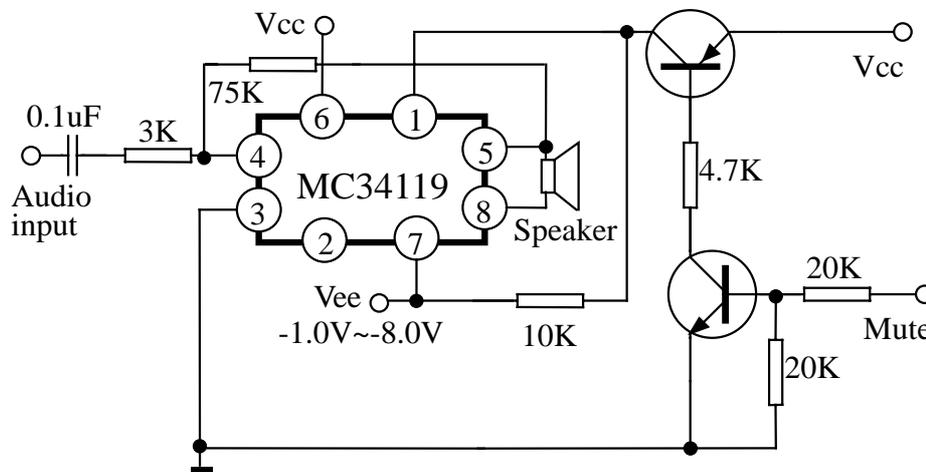
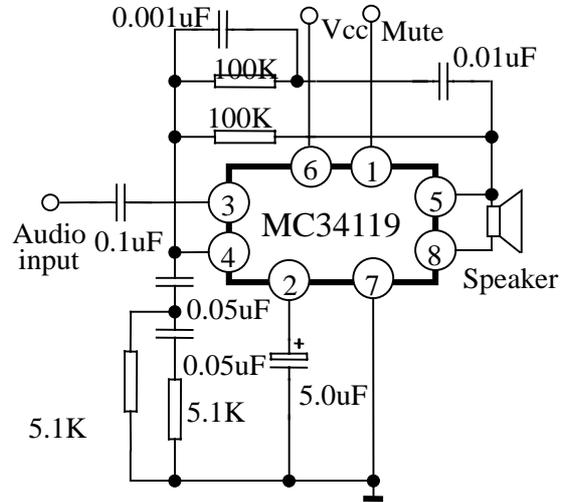
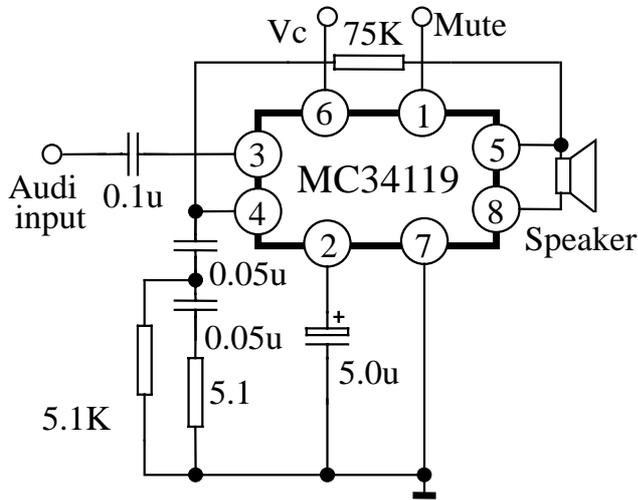
注:电流流入引脚为正,反之为负

典型温度特性 ($-20 < T_a < 70$)

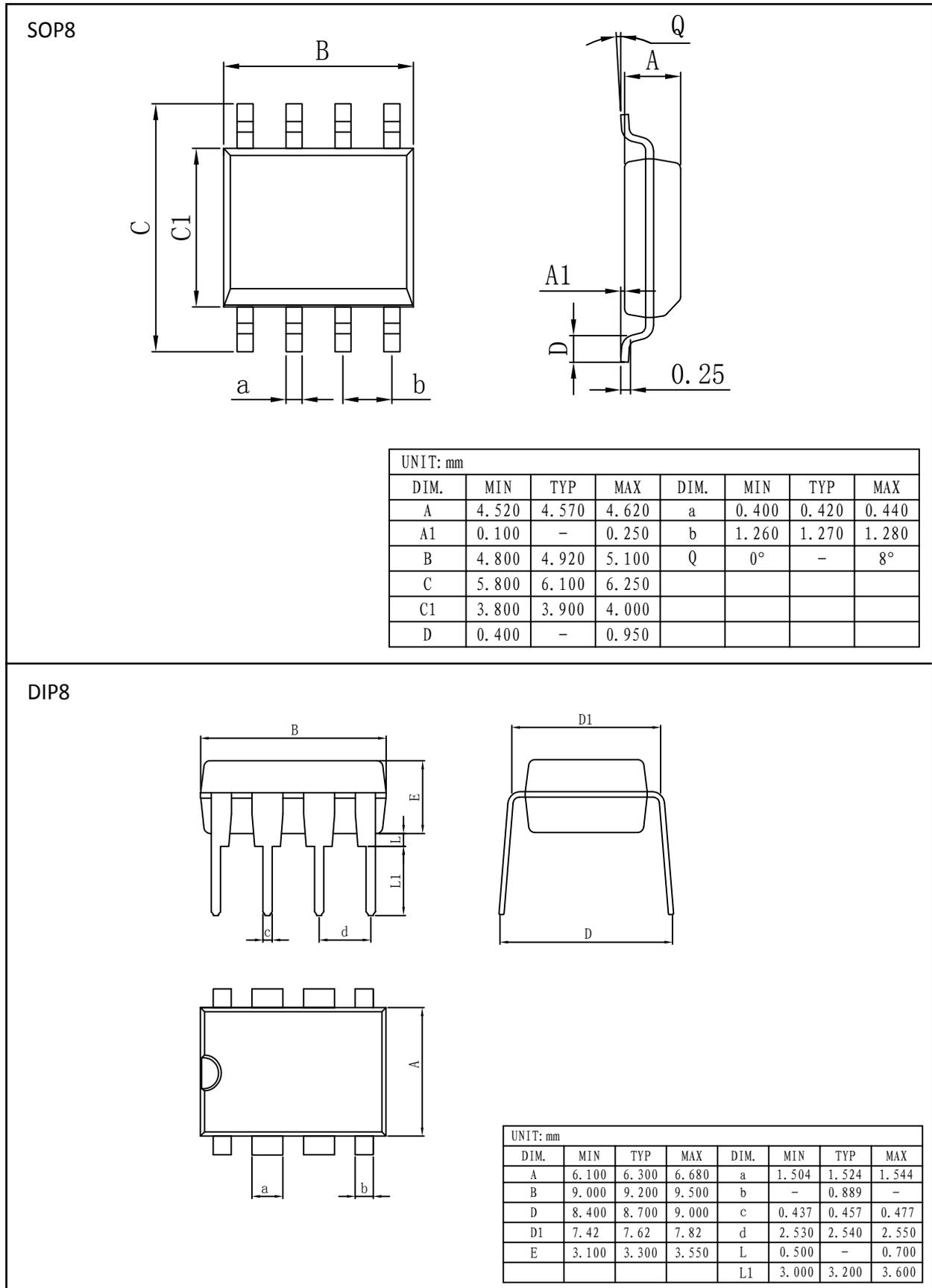
参数	测试条件	典型范围	单位
输入偏置电流	V_{in} 端	± 40	pA/
总谐波失真度	$V_{CC}=6V, R_L=32\Omega, P_{out}=125mW, f=1kHz$	+0.003	%/
电源电流	$V_{CC}=3V, R_L=\infty, CD=0V$	-2.5	$\mu A/$
	$V_{CC}=3V, R_L=\infty, CD=2V$	-0.03	

典型应用图





封装外形



重要声明：

华冠半导体保留未经通知更改所提供的产品和服务。客户在订货前应获取最新的相关信息，并核实这些信息是否最新且完整的。

客户在使用华冠半导体产品进行系统设计和整机制造时有责任遵守安全标准并采取安全措施，以避免潜在风险可能导致人身伤害或财产损失情况的发生。

华冠半导体产品未获得生命支持、军事、航空航天等领域应用之许可，华冠半导体将不承担产品在这些领域应用造成的后果。

华冠半导体的文档资料，仅在没有对内容进行任何篡改且带有相关授权的情况下才允许进行复制。华冠半导体对篡改过的文件不承担任何责任或义务。