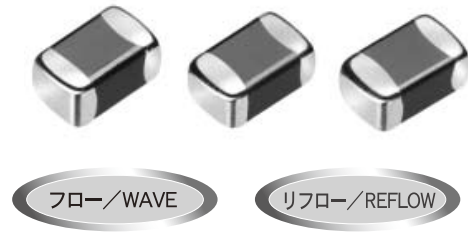


積層チップインダクタ

MULTILAYER CHIP INDUCTORS

CK SERIES

OPERATING TEMP. | -40~85°C



特長 FEATURES

- ・磁気シールドタイプのため、クロストークの発生がなく、高密度実装に最適
- ・完全モノリシック構造のため、高い信頼性を実現

- ・ Internal printed coil structure creates a closed magnetic circuit which acts as a magnetic shield eliminating crosstalk, thus permitting higher mounting densities.
- ・ Multilayer block structure yields higher reliability.

用途 APPLICATIONS

- ・ デジタル回路とアナログ回路の分離。
- ・ PLL回路とその他デジタル回路間の干渉防止。

- ・ Separation of analog and digital circuits.
- ・ Prevents interference between PLL and the other digital circuits.

形名表記法 ORDERING CODE

①

形式	
CK	積層チップインダクタ

②

形状寸法 (L×W) (mm)	
1608 (0603)	1.6×0.8
2125 (0805)	2.0×1.25

③

公称インダクタンス [μH]	
例	
1R0	1
100	10

※R=小数点

④

インダクタンス許容差 [%]	
M	±20

⑥

当社管理記号	
△	標準品

△=スペース

⑤

包装	
-T	リールテーピング



①

Type	
CK	Multilayer chip inductors

②

External Dimensions (L×W) (mm)	
1608 (0603)	1.6×0.8
2125 (0805)	2.0×1.25

③

Nominal Inductance [μH]	
example	
1R0	1
100	10

*R=decimal point

④

Inductance Tolerances [%]	
M	±20

⑥

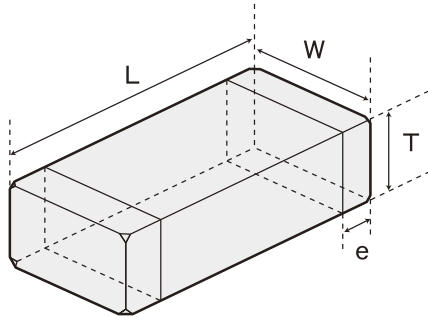
Internal code	
△	Standard Products

△=Blank space

⑤

Packaging	
-T	Tape & Reel

外形寸法 EXTERNAL DIMENSIONS



Type	L	W	T	e
CK1608 (0603)	1.6±0.15 (0.063±0.006)	0.8±0.15 (0.031±0.006)	0.8±0.15 (0.031±0.006)	0.3±0.2 (0.012±0.008)
CK2125 (0805)	2.0 ^{+0.3} _{-0.1} (0.079 ^{+0.012} _{-0.004})	1.25±0.2 (0.049±0.008)	0.85±0.2 1.25±0.2 (0.033±0.008) (0.049±0.008)	0.5±0.3 (0.020±0.012)

Unit : mm (inch)

概略バリエーション AVAILABLE INDUCTANCE RANGE

Range	Type	CK1608	I _{max} [mA]	CK2125	I _{max} [mA]	
inductance [μH]	0.10			R10M	500	
	0.15			R15M	500	
	0.22			R22M	400	
	0.33			R33M	400	
	0.47			R47M	400	
	0.68			R68M	300	
	1.0			1R0M	220	
	1.5			1R5M	170	
	2.2			2R2M	150	
	3.3			3R3M	130	
	4.7		4R7M	60	4R7M	120
	6.8				6R8M	70
10.0		100M	50	100M	60	

セレクションガイド
Selection Guide



etc

アイテム一覧
Part Numbers



特性図
Electrical Characteristics



梱包
Packaging



信頼性
Reliability Data



使用上の注意
Precautions

